微細片もちはりと平面導波路を用いた光スイッチの構造設計

小口寿明^{A)}、早瀬仁則^{A)}、初澤毅^{A)}

^{A)}東京工業大学 精密工学研究所

概要

光 MEMS(Optical Micro Electro Mechanical Systems)技術により、小型サイズの光スイッチや光学素子が開発 されている。静電駆動型微細片もちはりと平面導波路の物理的な接触に基づく光スイッチ^[1] では、静電力に よって導波路と片もちはりを物理的に接触するとき、導波路内部に伝播する光エネルギーが片もちはりへと 移行した後、基板面外へと散乱される。今回は、本素子の構造設計と駆動結果について報告する。素子構造 は、光学的多層膜として近似的に概算した解析結果に基づいて設計を行った。設計された構造を実際に試作 して素子の駆動を行ったところ、基板面外へ出力するスイッチング光が観察された。

素子の駆動原理

本素子は、図1のように、上部の導波路と静電気力によって駆動する下部の片もちはりより構成される。 静電力によって片もちはりと平面導波路を物理的に接触させるとき、平面導波路内部に入力光として伝播さ せた光エネルギーは片もちはりに移行した後、基板面外へと散乱放出される。このような純機械的な接触を 光スイッチング原理へと応用しているため、本素子では高いコントラストが期待できる。また本素子では、 平面導波路に伝播された入力光を基板上の二次元的配置出力として、一入力多出力にオンオフすることが可 能であり、面出力型の光スイッチや画像表示素子としての応用が期待できる。



図1. 素子の原理図

2 光学的多層膜による光学特性概算と構造設計

設計に先立ち、導波路と片もちはりの材料は可視光域での応用を考えて、一般的な透明材料である SiO₂を 選択する。また片もちはりの厚さは、プロセス上の要請と低電力駆動のために 2µm に固定する。以下、はり 上に置く ITO 電極層が有効的に使用できることを確認した後、基板導波路の設計指針について述べる。 2.1 エネルギー透過率の算出による ITO 電極層の選定

ここでは図2に示すように、SiO2製の導波路から同様にSiO2製の片もちはりへと空気ギャップを介して光 エネルギーが透過される光学界面のみを考える。すなわち対象とする界面以外では、媒質を無限大の厚さと する大雑把な多層膜構造を仮定する。この近似によって光学界面におけるエネルギー透過率を概算し、導電 性の透明材料であるITOを片もちはり上の電極層として想定し、構造の選定に関する妥当性を確認する。 一般に 0 層 ~ N 層の光学的多層膜ではスネルの法則 $n_0 \sin \theta_0 = \cdot = n_k \sin \theta_k = \cdot \cdot = n_N \sin \theta_N$ を満足する。第 k 層の屈折率 n_k 、厚み d_k をもつ多層膜構造に波長 λ の単色光を入射角 θ_k で入射するとき、エネルギー透過率は

$$T = \frac{4P_0 \operatorname{Re}(P_N)}{|P_0 B + C|^2} \quad , \quad \begin{pmatrix} B \\ C \end{pmatrix} = \prod_{k=1}^{N-1} M_k \begin{pmatrix} 1 \\ P_N \end{pmatrix}$$
(1)

で与えられる。ここで第 k 層では、光学的アドミタンス P_k、位相差_k、特性行列 M_k は次式で表される。

$$P_{k} = n_{k} \sqrt{\frac{\varepsilon_{0}}{\mu_{0}}} \cos \theta_{k} \quad , \quad \delta_{k} = \frac{2\pi n_{k} d_{k} \cos \theta_{k}}{\lambda}, \quad M_{k} = \begin{pmatrix} \cos \delta_{k} & \frac{1}{P_{k}} \sin \delta_{k} \\ iP_{k} \sin \delta_{k} & \cos \delta_{k} \end{pmatrix}$$
(2)

上式を用いて透過率を求めるとき、導波路より片もちはりへと空気ギャップを介したエバネセント結合によって光の透過が生じる。図3にTEモード(s 偏光)における透過率の計算結果を示す。図3では、静電駆動に必要となる片もちはり上のITO 電極層がない場合と、ITO 層を挿入した計算結果を示す。膜厚 50nm までの結果では、定性的にほぼ類似した透過率を得ることができ、ITO 電極層の挿入は、光エネルギーの透過を妨げないことが確認された。またITO は透明材料であるために損失も少ない。以上の結果から、50nm 程度の膜厚をもつITO は電極層として有効的に利用できるため、片もちはり上の電極層としてITO 電極層を選定する。



2.2 光導波モード

片もちはりは、図4のように導波路として作用し、結合された光は端面より散乱する。ここでは、片もち はりの電磁界強度を求めることよって、はり内部の導波状態を把握する。以下では、TEモードについて考察 する。多層平面導波路の内部を伝播係数βでz方向に伝播するTEモードの電磁界分布

$$\vec{E} = (0, E_y, 0), \quad \vec{H} = (H_x, 0, H_z) = \frac{\lambda\beta}{2\pi} \sqrt{\frac{\varepsilon_0}{\mu_0}} (E_y, 0, \frac{i}{\beta} \frac{\partial E_y}{\partial x})$$
(3)

は、マクスウェル方程式に基づき、

$$\vec{\psi}(x) = F_i(x - x_i) \cdot \vec{\psi}_i \qquad (x_{i-1} < x < x_i)$$
(4)

により算出できる。ここで*x*_iは境界面の位置であり、

$$\vec{\psi}(x) = \begin{pmatrix} E_y(x) \\ -i\sqrt{\frac{\mu_0}{\varepsilon_0}}H_z(x) \end{pmatrix}, \quad \vec{\psi}_i = \vec{\psi}(x_i) , \quad F_i(x) = \begin{pmatrix} \cos k_i x & \frac{k_0}{k_i} \sin k_i \\ -\frac{k_i}{k_0} \sin k_i & \cos k_i x \end{pmatrix}, \quad k_i = \sqrt{(2\pi/\lambda)^2 \cdot n_i^2 - \beta^2}$$
(5)

で表される。上式により計算した TE₀、TE₁、TE₆モードの電界分布を図 5 に示す。図 5 の上図が ITO 層を挿入していない場合で、下図が厚さ 50nm の ITO 層を挿入した結果である。ITO 層の存在する領域では、電界 強度が若干高くなっているが、ITO の膜厚がはりの厚さ 2µm に比べて薄いために、ITO 層の影響は少ない結 果となっている。このため、以下の解析では ITO を無視して導波路間の結合状態を扱う。

2.3 モード結合方程式によるエネルギー移行

導波路と片もちはりの電界などを s,c の添字で表すとき、結合した導波路の電磁界分布は次式で与えられる。

$$\vec{E} = s(z)\vec{E}s + c(z)\vec{E}c , \qquad Es = As \cdot \exp(i(\omega \cdot t - \beta s \cdot z)) \vec{H} = s(z)\vec{H}s + c(z)\vec{H}c , \qquad Ec = Ac \cdot \exp(i(\omega \cdot t - \beta c \cdot z))$$
(6)

導波路とはりとの結合状態を表す s(z)、 c(z)はモード結合方程式によって、表1に示す表現を用いて

$$(s(z), c(z)) = \exp\left(i \cdot \frac{\xi s + \xi c}{2} \cdot z\right) \cdot \left((\cos(\psi z) + i \frac{\Delta \xi}{\psi} \sin(\psi z))s(0) - i \frac{ksc}{\psi} \sin(\psi z)c(0), \quad i \frac{ksc}{\psi} \sin(\psi z)s(0) + (\cos(\psi z) - i \frac{\Delta \xi}{\psi} \sin(\psi z))c(0)\right)^{(7)}$$

$$|s(z)|^{2} = 1 - |c(z)|^{2} = (\cos^{2}(\psi z) + \frac{\Delta \xi^{2}}{\Delta \xi^{2} + ksc^{2}kcs^{2}} \cdot \sin^{2}(\psi z))|s(0)|^{2}, \quad |c(z)|^{2} = \frac{kcs^{2}}{\psi^{2}} \cdot \sin^{2}(\psi z) \cdot |c(0)|^{2}$$
(8)

で与えられる。以上より、片もちはりへのエネルギー移行率は伝播方向に対して周期的であり、(kcs²/²)が 重要な因子である。図6に、(kcs²/²)の計算結果を示す。導波路の厚みは、図6(左)と図6(右)でそれぞれ4µm と200µmとして計算した。片もちはりは、厚さ2µmのSiO2単体材質として近似的に扱う。図6の結果より、 準連続的な導波モードをもつ導波路の方が、モードの数が多いためにエネルギーの移行が大きいと考えられ る。このため、導波路として0.15mmの厚みをもつカバーガラスを選定する。



図 4. はりと基板導波路のモード結合 (上図:ITO なし,下図:ITO あり)



図 5. 片もちはり内部における TE モード電界強度 (上図:ITO なし,下図:ITO あり)



表1 結合状態を表すパラメータ

図 6. モード結合による導波路からはりへのエネルギーの移行

3 試料作製

本素子は、図7に示すように MEMS 技術によって作製する。片もちはりは、フォトリソグラフィー、TMAH エッチング、RIE エッチング後、スパッタにより ITO 伝導層を成膜する。作製した片もちはりの SEM 写真 を図8に示す。基板電極はガラス基板上に ITO 電極層をスパッタし、絶縁層として SiO2を蒸着する。最後 に作製された二つの基板を接着剤によって貼り合わせて素子が完成する。







図 8. 片もちはりの SEM 写真

4 実験結果

作製された素子は顕微鏡、CCDを用いてオンオフ特性を観察した。入射光は、He-Ne レーザ光をガラス基 板の端面から結合することで入射光を導入する。伝播方向は、はりの長手方向に対して垂直である。図9に 静電力を印加しないオフ状態と静電駆動を行ったオン状態の顕微鏡写真を示す。図9の実験結果から、今回 の構造設計にもとづいて作製された素子に 170V の電圧を印加することによって、ガラス基板と接触したは りの側端からスイッチング光が観察され、本素子によるオンオフ駆動が確認された。





図 9. オンオフ状態の顕微鏡写真(左:オフ状態,右:オン状態)

5 まとめ

静電駆動型片もちはりと平面導波路の物理的な接触に基づく光スイッチを多層膜近似した計算結果から構造を選定し、実際に素子作製・静電駆動を行ったところ出力光のオンオフスイッチングが確認された。

参考文献

[1] 小口,早瀬,初澤,"平面導波路と静電駆動を用いた光表示素子の研究",2003 年度精密工学会秋季大
 会学術講演会講演論文集,I49,(2003.10.3)